

FPGA設計・検証 受託開発

Design and Development of FPGA

FPGAを使ったシステム構築・デバイス選択・設計手法
など最適な方法を検討・サポートします

Point

■ 当社デザイン・サービス

設計支援サービス 仕様設計から設計・検証・評価・検査までの支援と開発コンサルティング対応

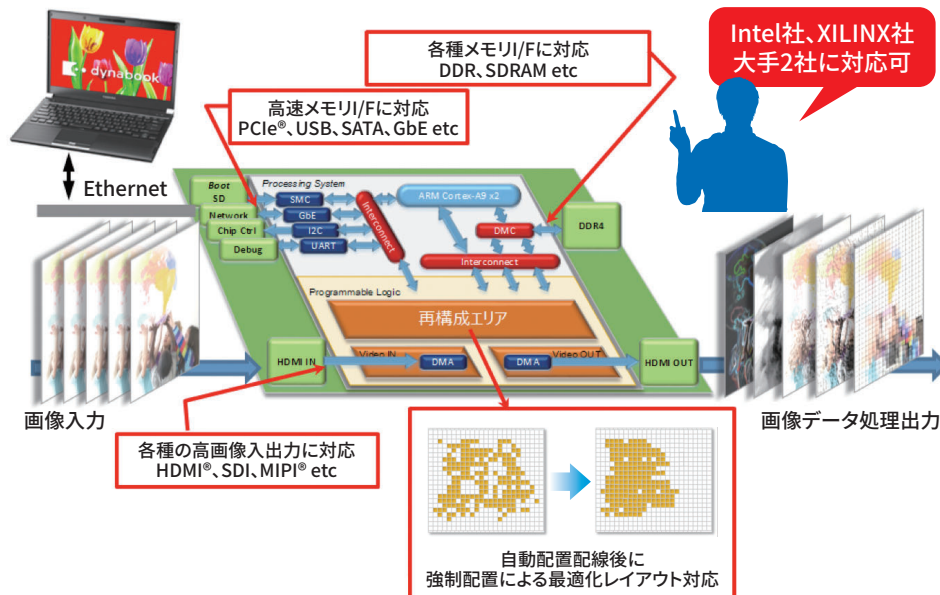
開発環境サービス 共通の開発環境やソース管理、開発Tool、最新の情報を整備

■ FPGA業界をリードするIntel社、XILINX社のパートナーシップ認証 常に最新情報を入手し最先端デバイスや ツールを用いたFPGA設計を提案



■ FPGAの活用技術「パーシャル・リコンフィグレーションIP」を保有

● 当社デザイン・サービス事例



利用例

◆医療 ◆画像処理 ◆通信 ◆制御

※PCIeは、PCI-SIGの登録商標です。 ※HDMIは、HDMI Licensing LLCの商標または登録商標です。 ※MIPIは、MIPIアライアンスが所有する登録商標です。

問い合わせ先 **東芝デベロップメントエンジニアリング株式会社** 営業技術統括担当

TEL: 044-331-1800 E-mail: DME-contact-us@ml.toshiba.co.jp URL: <https://www.toshiba-dme.co.jp/dme/>