

「組込み総合技術展 ET2015」出展のご案内

お客様各位

拝啓 貴社ますますご盛栄のこととお喜び申し上げます。

平素は格別のご高配を賜り、厚くお礼申し上げます。

弊社は、来る2015年11月18日(水)から20日(金)の3日間、パシフィコ横浜で開催される「組込み総合技術展 ET2015」に出展いたします。

様々な開発段階において、お客様の製品開発に貢献してまいりたいと考えており、以下の弊社技術を紹介させていただきます。

招待券を同封いたしますので、この機会にぜひともご来場下さいますよう、よろしくお願い申し上げます。

敬具

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

出展技術

◆ GPGPUプラットフォームソリューション

弊社で開発したリファレンスボードを展示いたします。デモを通じ、GPGPUシステムの開発サポートについてご紹介いたします

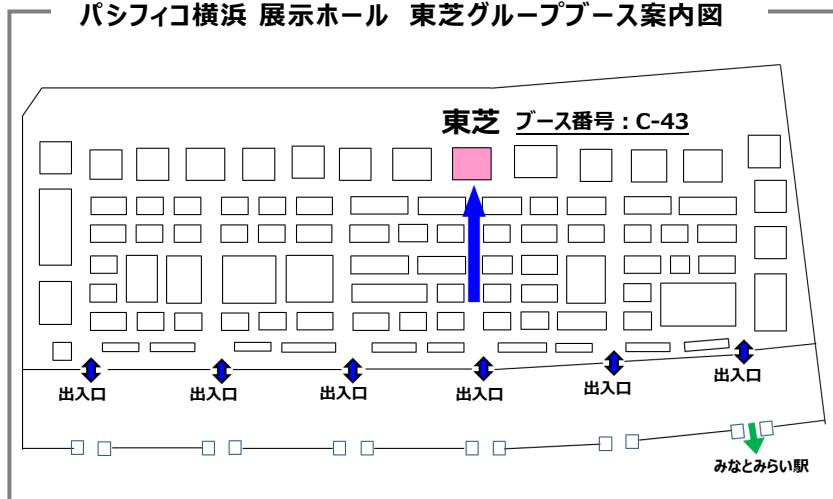
◆ FPGAリコンフィグ・プラットフォーム

FPGAを用いたリコンフィグレーションシステムについてご紹介いたします。FPGAへの実装事例や信頼性を高めるためのシステムをご提案いたします

◆ 車車間通信アプリ評価システム

車両走行シミュレーションのデモをとおして、車車間通信アプリケーションに関するソフトウェア開発サポートをご紹介いたします

パシフィコ横浜 展示ホール 東芝グループブース案内図



■ 開催日時

2015年11月18日(水)~20日(金)
10時~17時 [19日(木)は18時まで]

お問い合わせ先

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

TEL : 0428-33-4123

E-mail :

DME-contact-us@ml.toshiba.co.jp