

組込み総合技術展 ET2016 出展のご案内

お客様各位

拝啓 貴社ますますご盛栄のこととお喜び申し上げます。
平素は格別のご高配を賜り、厚くお礼申し上げます。
弊社は、来る2016年11月16日(水)から18日(金)の3日間、パシフィコ横浜で開催される組込み総合技術展 ET2016 に出展いたします。
様々な開発段階において、お客様の製品開発に貢献してまいりたいと考えており、以下の弊社技術を紹介させていただきます。
招待券を同封いたしますので、この機会にぜひともご来場下さいませよう、よろしくお願い申し上げます。

敬具

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

出展アイテム概要

(出展アイテムは変更される場合があります)

◆ GPGPUソリューション

CUDAアーキテクチャを活用したアプリケーションデモを実演。 NVIDIA社との連携による、お客様ニーズに沿ったGPGPUシステムのハードウェア/ソフトウェア開発サポートをご提案いたします

◆ FPGAソリューション

ダイナミックに回路を書き替えるリコンフィグレーション技術を実装したFPGAプラットフォームによるデモを実演。 またFPGAをターゲットにしたPUF*による個体認証技術を紹介。
様々なFPGAプラットフォームの製品利用をご提案いたします

* physical unclonable function : LSI個々のばらつきを固有のIDとして利用し、暗号・認証を実現するセキュリティ技術

◆ ボディエリアネットワーク技術

欧州電気通信標準化機構(ETSI)の無線通信規格*を実現したソフトウェアを開発。
センサから取り出した生体情報の同期送信、緊急通信のデモを実演。
デモをとおり規格に対応したソフトウェア開発のサポートをご提案いたします

* 医療ヘルスケア向け規格 Smart Body Area Network (SmartBAN)

◆ 無線マルチホップ通信ソフトウェア技術

メッシュネットワーク構成などの優れた特性から、社会インフラなどへの利用が拡大されている920MHz帯無線通信、およびPLC(電力線搬送通信)向けソフトウェア開発のサポートをご提案いたします

パシフィコ横浜 展示ホール 東芝グループブース案内



■ 開催日時

2016年11月16日(水)~18日(金)
10時~17時 (17日(木)は18時まで)

お問い合わせ先

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

E-mail :

DME-contact-us@ml.toshiba.co.jp

TEL : 0428-33-4123