

## 組込み総合技術展 ET2017 出展のご案内

お客様各位

拝啓 貴社ますますご盛栄のこととお喜び申し上げます。

平素は格別のご高配を賜り、厚くお礼申し上げます。

弊社は、来る2017年11月15日(水)から17日(金)の3日間、パシフィコ横浜で開催される組込み総合技術展 ET2017 に出展いたします。

様々な開発段階において、お客様の製品開発に貢献してまいりたいと考えており、以下の弊社技術を紹介させていただきます。

招待券を同封いたしますので、この機会にぜひともご来場下さいますよう、よろしくお願い申し上げます。

敬具

東芝デベロップメントエンジニアリング株式会社  
営業技術統括担当

### 出展アイテム概要 (出展アイテムは変更される場合があります)

#### ◆ NVIDIA GPGPU組込みシステムソリューション

TegraX1、X2とコンパチブルのTegraK1モジュールを独自に開発。お客様のニーズに沿ったGPGPU組込みシステムのハードウェア、ソフトウェア開発をご提案いたします。

#### ◆ 時間同期近距離無線

欧州電気通信標準化機構(ETSI)推進の無線通信規格SmartBANに対応し、特徴の一つである複数センサの時間同期を活用した製品利用やソフトウェア開発をご提案いたします。

#### ◆ FPGAリコンフィグソリューション

FPGA内の回路を動作させたまま、一部回路をダイナミックに変更するパーシャル・リコンフィグ技術の製品利用をご提案いたします。FPGAのデザインサービスはintel、XILINX両社に対応いたします。

#### ◆ 近距離高速無線

ミリ波(60GHz帯)を使用した近距離高速通信を活用し、物理コネクタをワイヤレスコネクタへ代替した製品利用やシステム開発をご提案いたします。

#### ◆ ストレージデバイス活用支援

ストレージ(SSD、HDDなど)搭載機器の開発に於ける各種問題を解消するための技術サポート、及びAndroidベースHDD診断ツールを始めとするシステム開発についてご提案いたします。

#### ◆ エッジボードコンピュータ

産業用途に適した独自のエッジボードコンピュータを活用し、IoTシステムの実現に向けた開発を提案します。

### パシフィコ横浜 展示ホール 東芝グループブース案内



#### ■ 開催日時

2017年11月15日(水)~17日(金)  
10時~17時 (16日のみ18時終了)

#### ■ お問い合わせ先

東芝デベロップメントエンジニアリング株式会社  
営業技術統括担当

E-mail : DME-contact-us@ml.toshiba.co.jp  
T E L : 044-331-1800