

Embedded Technology 2018 / 組み込み総合技術展 出展のご案内

お客様各位

拝啓 貴社ますますご盛栄のこととお喜び申し上げます。

平素は格別のご高配を賜り、厚くお礼申し上げます。

弊社は、来る2018年11月14日(水)から16日(金)の3日間、パシフィコ横浜で開催される Embedded Technology 2018 / 組み込み総合技術展 に出展いたします。

様々な開発段階において、お客様の製品開発に貢献してまいりたいと考えており、以下の弊社出展内容をご紹介します。

招待券を同封いたしますので、この機会にぜひともご来場下さいますよう、よろしくお願い申し上げます。

敬具

東芝開発エンジニアリング株式会社
営業技術統括担当

出展アイテム概要 (出展アイテムは変更される場合があります)

◆ GPGPU組み込み設計 受託開発

最新のJetson Xavierを始め、NVIDIAの最新情報に基づいたGPGPUの組み込みシステム開発をサポート致します

◆ SmartBAN実験キット

複数センサの高精度な時間同期を近距離無線通信で実現。SmartBAN実験キットを利用し、生体情報より得られるデータを活用した開発をサポート致します

◆ FPGA設計・検証 受託開発

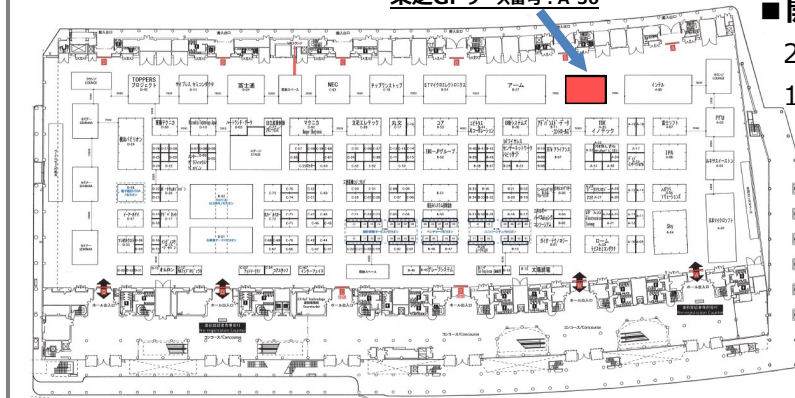
Intel、XILINXのFPGAを使ったシステム構築・デバイス選択・設計手法など、最適な方法を検討・サポート致します

◆ 組み込み機器向けボードコンピュータ

IoTでニーズが高まるボードコンピュータ。ボードコンピュータ利用での「お困りごと」を解決、サポートします

パシフィコ横浜 展示ホール 東芝グループブース案内

東芝Gr ブース番号：A-36



開催日時

2018年11月14日(水)~16日(金)
10時~17時 (15日のみ18時終了)

お問い合わせ先

東芝開発エンジニアリング株式会社 営業技術統括担当

E-mail : DME-contact-us@ml.toshiba.co.jp

T E L : 044-331-1800