

「組み込みシステム 開発技術展 ESEC2015」出展のご案内

お客様各位

拝啓 貴社ますますご盛栄のこととお喜び申し上げます。

平素は格別のご高配を賜り、厚くお礼申し上げます。

弊社は、来る2015年5月13日(水)から15日(金)の3日間、東京ビックサイト西展示棟で開催される「組み込みシステム 開発技術展 ESEC2015」に出展いたします。

様々な開発段階において、お客様の製品開発に貢献してまいりたいと考えており、以下の弊社技術を紹介させていただきます。

招待券を同封いたしますので、この機会にぜひともご来場下さいますよう、よろしくお願い申し上げます。

敬具

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

展示アイテム概要

◆ GPGPUシステムソリューション

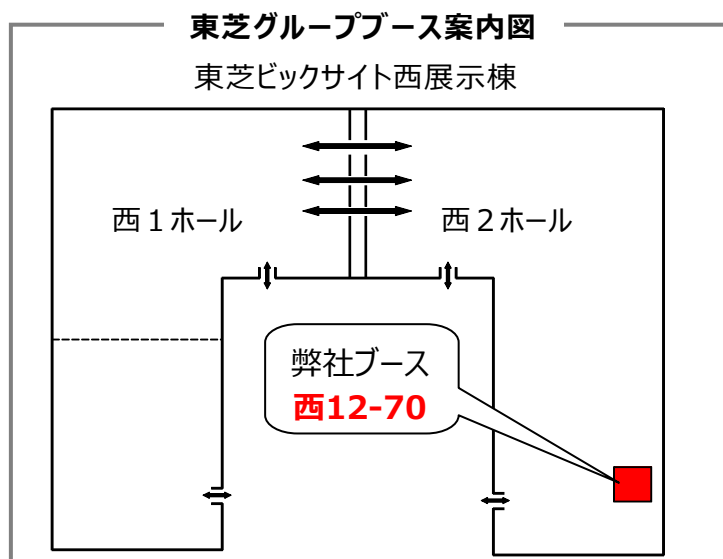
NVIDIA社プロセッサを用いたシステム開発のプラットフォームをご紹介します。
低消費電力、高性能など用途に応じたハード・ウェア、ソフト・ウェアの開発サポートをご提案いたします

◆ リンクフィグレーション・プラットフォーム

FPGAの応用技術であるリンクフィグレーションをご紹介します。リンクフィグレーション技術を実装したFPGAによるデモを実施、適切なプラットフォームのご提案をいたします

◆ 車車間通信アプリケーション評価システム

ITS*技術規格の車車間通信を利用した車両走行シミュレーションのデモを実施いたします。
自動車関連のアプリケーション開発のサポートをご提案いたします * 高度道路交通システム



■ 開催日時

2015年5月13日(水)~15日(金)
10時~18時 (15日(金)のみ17時終了)

お問い合わせ先

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

E-mail : DME-contact-us@ml.toshiba.co.jp

T E L : 0428-33-4123