

組込みシステム開発技術展 ESEC2016 出展のご案内

お客様各位

拝啓 貴社ますますご盛栄のこととお喜び申し上げます。

平素は格別のご高配を賜り、厚くお礼申し上げます。

弊社は、来る2016年5月11日(水)から13日(金)の3日間、東京ビックサイト西展示棟で開催される組込みシステム開発技術展 ESEC2016 に出展いたします。

様々な開発段階において、お客様の製品開発に貢献してまいりたいと考えており、以下の弊社技術を紹介させていただきます。

招待券を同封いたしますので、この機会にぜひともご来場下さいますよう、よろしくお願い申し上げます。

敬具

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

展示アイテム概要

◆ GPGPUプラットフォームソリューション

NVIDIA社プロセッサを用いたシステム開発のプラットフォームをご紹介します。
CUDAアーキテクチャを活用したアプリケーションデモを実演、お客様のニーズに沿ったGPGPUシステムのハードウェア/ソフトウェア開発サポートをご提案いたします

◆ FPGAリコンフィグ・プラットフォーム

ダイナミックに回路を書き替えるリコンフィグレーション技術を実装したFPGAプラットフォームによるデモを実演。適切なFPGAプラットフォームの製品利用をご提案いたします

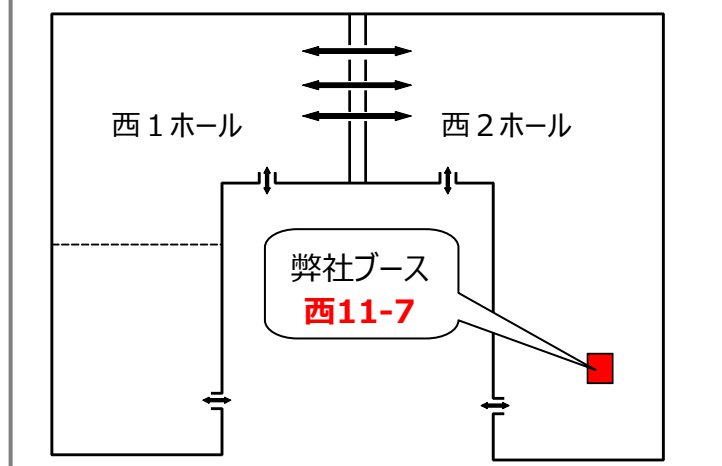
◆ ボディエリアネットワーク技術

欧州電気通信標準化機構(ETSI)の無線通信規格*を実現したソフトウェアを開発。
デモをととして規格に対応したソフトウェア開発のサポートをご提案いたします

* 医療ヘルスケア向け規格 Smart Body Area Network (SmartBAN)

東芝グループブース案内図

東京ビックサイト西展示棟



■ 開催日時

2016年5月11日(水)~13日(金)
10時~18時 (13日(金)のみ17時終了)

お問い合わせ先

東芝デジタルメディアエンジニアリング株式会社
営業技術統括グループ

E-mail : DME-contact-us@ml.toshiba.co.jp

T E L : 0428-33-4123